



MC542

Organização de Computadores: Teoria e Prática

Projeto

IC – UNICAMP

1 Entrega

Este trabalho deverá ser realizado em **grupo de até quatro alunos**. Um membro do grupo (**e somente um**) deverá mandar um e-mail, até 29/10/2012, para ducatte@ic.unicamp.br com *subject*: mc542: Projeto - Grupo e no corpo da mensagem os RAs dos componentes do grupo (um RA por linha).

A data de entrega do trabalho será anunciada oportunamente na página do curso.

Escreva o seu projeto, com nome **sap1** e um *testbench* **tb-sap1**, realize simulações e apresente os resultados em um relatório (máximo de 5 páginas) a ser entregue junto com os arquivos vhd. Além do relatório compacte o diretório do seu projeto e envie por e-mail para ducatte@ic.unicamp.br com *subject*: mc542: sap1.

2 Objetivo

O objetivo deste trabalho é projetar e simular o processador Sap-1 usando VHDL. Neste projeto iremos projetar e simular a versão Sap-1 especificada no arquivo **sap-1.pdf** disponível a partir da página do curso.

Como exercícios 1 e 2 devem ser projetados e testados, com um testbench, os módulos RAM (exerc. 1) e Controlador/Sequencializador (exerc. 2). Os arquivos vhd e um relatório de no máximo duas (2) páginas devem ser entregues em datas a serem definidas em sala de aula.

OBS.: Detalhes sobre o projeto e sua implementação serão discutidos em aula.