

# **Revisão, contextualização**

# Curso de arquitetura H&P

- Arquitetura básica, conjunto de instruções, linguagem assembler, ULA, unidade de controle, *pipelining*, sistema de memória, I/O
- Que itens acima afetam o desempenho? Como?
- Desempenho na definição de H&P medido por tempo de CPU
  - $t_{\text{CPU}} = \text{IC} * \text{CPI} * t_{\text{CK}}$
- Definições (ver caso *pipelining*)
  - Throughput
  - Latência

# Objetivo

- O que fazer para aumentar o desempenho?
  - Clock, pipelining; cache, multiprocessamento, comunicação, processamento vetorial
- Meta do livro
  - Convergência das abordagens
  - Questões fundamentais