

MC602 - Circuitos Lógicos e Organização de Computadores

Segundo semestre de 2016

Programação: alocação de aulas, provas e listas de exercício

		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	Vídeos							
		ago				set				out					nov					dez																			
		22	24	29	31	5	7	12	14	19	21	26	28	3	5	10	12	17	19	24	26	31	2	7	9	14	16	21	23	28	30	5	7	12	14	19	21		
BV1	Introdução	P																																				1	
BV2	Circuitos combinacionais	R	P	P	P																																		2, 3, 4, 5
BV3	Tecn. de implementação				P	P		P	R																														6, 7, 8
BV4	Minimização de CC							P	P	P																													9, 10
BV5	Numeração e circ. arit									P			P	P	R																								11, 12
BV6	Circ. combinac. típicos												P	P	P																								13, 14
BV7	Circuitos sequenciais														P		P	P	P																				15, 16, 17
BV8	Máquinas de Estado																		P	P	P						P	P											18, 19, 20, 21, 22
MC9	Organização de memória																										P	P											23, 24
MC10	Processador básico																												P	P									25
MC11	Introdução à VHDL																													P	P	P							
	Quartus (tut)												P																										

P: planejado R: realizado 7set 12out 2nov ponte

		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30								
		ago				set				out					nov					dez																			
		22	24	29	31	5	7	12	14	19	21	26	28	3	5	10	12	17	19	24	26	31	2	7	9	14	16	21	23	28	30	5	7	12	14	19	21		
Provas											p1													p2												PP		p3	
Exame Final																																							ex
Listas Exerc.						1										4 _a		5 _a																					

Onde BV significa Brown & Vranesic (capítulos do livro texto) e MC significa Mario Côrtes (material adicional preparado pelo professor)

LE1	cap2: portas lógicas e álgebra booleana
LE2	cap2: portas lógicas e álgebra booleana e cap3: tecnologia CMOS
LE3	cap4: síntese de circuitos e mapa de Karnaugh
LE4	cap 5: sist numeração e circ aritméticos e início do uso do quartus (Quartus somente para questões de projeto já realizado)
LE5	cap5 (comparador em 2 formas; ULA); cap6 (uma questão com MUX+DEMUX+DECOD+HIERARQUIA); todas com Quartus
LE6	Cap7: latches, FFs, registradores e contadores
LE7	Cap8: FSM - controlador de semáforo; detector de n. par de a's ; detector de sequencia de bits (com fsm e com shift) unidade de controle do MIPS
LE8	Cap 8 FSM; Cap9, memória e Cap10 processadores
LE9	Cap 11: VHDL
p1	caps 1-4: portas lógicas, álgebra booleana, tecnologia CMOS, síntese de circuitos e minimização
p2	caps 5-7: sist de numeração, circuitos aritméticos, combinacionais típicos, circuitos sequenciais
p3	cap 8-10: FSM, memória, processadores (e talvez ch11: vhdl)