



**Programa:** O curso é composto por um projeto envolvendo a modelagem, simulação, e avaliação de um sistema computacional.

**Ementa:**

• Metodologia de projeto de sistemas • Técnicas de projeto usando linguagens de descrição de sistemas e hardware • Padrões de interconexão de hardware • Barramentos, processadores • Linguagens de descrição de arquiteturas • Criação de modelos executáveis de sistemas

**Horário:** Sexta 10:00–12:00, Lab. IC 304.

**Atendimento:** Marcado via email ([lucas@ic.unicamp.br](mailto:lucas@ic.unicamp.br))

**Avaliação:**

A avaliação será feita através de um projeto individual ou em duplas. A média final da disciplina será calculada como:

$$M = P \times 0.1 + I \times 0.3 + F \times 0.6$$

onde  $P$  é a proposta do projeto,  $I$  é uma apresentação parcial dos resultados, e  $F$  é a apresentação e relatório final descrevendo os resultados.

**Datas importantes:**

- Proposta: 22/Março
- Apresentação Parcial dos Resultados: 26/Abril
- Relatório e Apresentação Final: 28/Junho

**Bibliografia:**

1. David A. Patterson and John L. Hennessy. Computer Organization Design, The Hardware/Software Interface. 4th edition. Morgan Kaufmann, 2011.
2. Sandro Rigo, Rodolfo Azevedo, Luiz Santos. Electronic System Level Design: An Open-Source Approach Springer, 2011
3. Peter Ashenden, The Designer's Guide to VHDL, 3rd edition, Morgan-Kaufman Publishers, 2008
4. SystemC User Guide. Open SystemC International (Manual Online) - [www.systemc.org](http://www.systemc.org), 2013
5. Linguagem ArchC (Manual online) - [archc.lsc.ic.unicamp.br](http://archc.lsc.ic.unicamp.br), 2015.

**Integridade acadêmica:** Toda e qualquer violação de integridade acadêmica será punida até o limite da autoridade do professor, incluindo nota zero na média final do curso, sem prejuízo de outras sanções. Exemplos de violações incluem, mas não estão limitados a: cópia e compartilhamento de código, falsificação de resultados de experimentos, e plágio em relatórios.