



Ementa:

• Metodologia de projeto digital. • Técnicas de projeto usando lógica programável. • Características elétricas de circuitos digitais. • Projeto e implementação de lógica combinacional: decodificadores e seletores. • Flip-flops. • Contadores. • Circuitos aritméticos. • Memórias. • Projeto e implementação de lógica seqüencial. • Máquinas de estados. • Via de dados. • Introdução a VHDL.

Horário: Quartas 14:00-18:00, Lab. IC 300.

Atendimento: Atendimento: Sextas 9:00, Sala IC 47.

Assistente de docência: Isaías Felzmann (isaias.felzmann@students.ic.unicamp.br).
Atendimento: Quartas 13:00, Lab. IC 300.

Website: <http://www.lucaswanner.com/labcircuitos>

Lista de emails: <https://groups.google.com/d/forum/labcircuitos-2019-1>

Avaliação:

A avaliação da disciplina incluirá N laboratórios, implementados em trios ou duplas (mediante autorização do professor). Não serão aceitas soluções individuais. Cada laboratório l será avaliado em três componentes: demonstração em sala de aula (D_l), formato e organização da entrega (E_l), e corretude do código (C_l). A nota de cada laboratório será $L_l = D_l \times 0.4 + E_l \times 0.2 + C_l \times 0.4$.

O código de cada laboratório deverá ser entregue em um único arquivo zip via Dropbox. O prazo de demonstração e entrega de cada laboratório será às 18h da quarta-feira seguinte à apresentação do enunciado, a menos que especificado de outra forma. Se o laboratório não for demonstrado até o final do prazo, o componente D_l receberá nota 0. Entregas de código realizadas até 24 horas após o prazo regular receberão desconto de 20% nos componentes E_l e C_l . Não serão aceitas entregas após este prazo.

A nota de cada laboratório L_l terá peso $P_l \in \{1, 2, 3\}$. A nota final da disciplina será calculada como:

$$F = \frac{\sum_{l=1}^N L_l \times P_l}{(\sum_{l=1}^N P_l) - 3}$$

Não haverá exame final, avaliações substitutivas, ou outras formas de recuperação.

Datas importantes:

- Primeira aula: 13 de Março
- Última aula: 26 de Junho

Bibliografia:

1. Stephen Brown and Zvonko Vranesic. Fundamentals of Digital Logic with VHDL Design.
2. James O. Hamblen and Michael D. Furman. Rapid Prototyping of Digital System - A Tutorial Approach. Second Edition. Kluwer Academic Publishers.
3. Peter J. Ashenden. The VHDL Cookbook.

Integridade acadêmica: Toda e qualquer violação de integridade acadêmica será punida até o limite da autoridade do professor, incluindo nota zero na média final do curso, sem prejuízo de outras sanções. Exemplos de violações incluem, mas não estão limitados a: cópia e compartilhamento de código, falsificação de resultados de experimentos, e plágio em relatórios.