

# MC851 - Projeto em Computação I

Nessa disciplina, os alunos desenvolverão, em grupos, um sistema computacional contendo ao menos um processador e seus componentes periféricos.

## Aulas

As aulas serão às sextas (14h-18h) sala CC05.

## Bibliografia

A bibliografia recomendada é:

- David Patterson, Anderson Waterman. [Guia Prático RISC-V: Atlas de uma arquitetura aberta](#). 2019. Disponível online.
- [Manuais e documentação](#) do processador RISC-V, em especial a [Especificação das Instruções](#).
- Processor Microarchitecture: An Implementation Perspective. Antonio González, Fernando Latorre and Grigorios Magklis. Synthesis Lectures on Computer Architecture. Morgan & Claypool Publishers.
- Simuladores: [RISC-V Simulator](#), [RISC-V Interpreter](#), [Venus](#), [QtRVSim](#).
- [Documentação do kit Tang Nano 9K](#).
- Fundamentals of Digital Logic with Verilog Design, Third Edition. Stephen Brown & Zvonko Vranesic. McGrawHill. 2013.
- [OSS CAD Suite](#).
- [Litex](#).

## Avaliação

Essa disciplina prevê 4 entregas ao final de cada mês de curso. Cada entrega será composta por um protótipo e apresentação dos resultados, conforme [Calendário da disciplina](#). Os pesos de cada entrega são:

- **Entrega 1:** 20% da nota final
- **Entrega 2:** 20% da nota final

- **Entrega 3:** 20% da nota final
- **Entrega 4:** 40% da nota final

As atividades serão organizadas e desenvolvidas para grupos de alunos e o tamanho de cada grupo será definido após o início das aulas. A avaliação de cada grupo será feita considerando a participação de cada aluno no grupo, onde cada aluno poderá ter uma nota individual.

## Atendimento

O atendimento padrão será ofertado meia hora antes e depois de cada aula. Caso precise de um horário extra, envie uma sugestão de horário por email para agendarmos.

## Calendário

Veja o [calendário](#) da disciplina.