Guido Araujo

Início

MC039A/MO091R Seminario de Computaçao

Notícias

- **01/08 Seja bem-vindo!**
- **01/08 Entre no newsgroup e solicite participação.**

Ementa

Esta disciplina tem por objetivo discutir artigos recentes nas áreas de Arquitetura de Computadores e Compiladores.

Horarios

- Seminários: Sex.
- Sala: 85
- Horários: 10:00 - 11:00
- Moderador: Prof. Guido Araújo

Seminarios

Cada seminário será baseado na apresentação de um artigo escolhido a partir da lista abaixo. A apresentação poderá ser feita por grupos de até dois alunos, sendo preferencialmente um aluno de graduação e um de pós-graduação.

Avaliação

A avaliação final será baseada na resultado da apresentação do seminário, na presença e na participação em sala. Presença mínima de 75% será exigida para aprovação na disciplina.

A cada seminário, cada aluno deverá trazer pelo menos uma pergunta sobre um ponto específico do artigo, sem a qual presença não será considerada. A pergunta deve ser postada no grupo até a véspera da apresentação.

A nota final da disciplina será composta de: Apresentação (50%) e Pariticipação (50%). Fraudes nas apresentações não serão aceitas e será atribuída a média zero a todos os envolvidos.

Newsgroup

O newsgroup desta disciplina pode ser encontrado aqui. Para entrar no grupo, por favor envie uma solicitação que ela será aprovada em seguida.

Lista de Artigos

Os artigos a serem apresentados podem ser encontrados aqui. A seleção de um artigo é feita enviando um post para o grupo. Artigos marcados em cinza já foram selecionados.

1. AccelDroid: Co-designed Acceleration of Android Bytecode
2. Query-Directed Adaptive Heap Cloning For Optimizing Compilers
3. Concurrent Data Representation Synthesis
4. SIMD Parallelization of Applications that Traverse Irregular Data Structures
5. Just-in-Time Value Specialization
6. Locality-Aware Mapping and Scheduling for Multicores
7. Automatic Speculative DOALL for Clusters
8. Matching Memory Access Patterns and Data Placement for NUMA Systems
9. Computational Sprinting
10. Sandboxing Transactional Memory
11. Complexity-Effective Multicore Coherence
12. DNA-based Molecular Architecture with Spatially Localized Components
13. SIMD Divergence Optimization through Intra-Warp Compaction
14. The Locality-Aware Adaptive Cache Coherence Protocol
15. A New Perspective for Efficient Virtual-Cache Coherence

Apresentações

Aula	**Data**	**Seminário**	**Apresentadores**
1	2/8	Apresentação disciplina	Guido Araújo
2	9/8	Visão geral dos artigos e definição	Guido Araújo

3	16/8	AccelDroid: Co-designed Acceleration of Android Bytecode	Rafael Rodrigues e Fernanda Peteam
4	23/8	Matching Memory Access Patterns and Data Placement for NUMA Systems	Thiago Santiago
5	30/8	Não teremos seminário	
6	6/9	Concurrent Data Representation Synthesis	Raphael Carvalho
7	13/9	Computational Sprinting	Leonardo Piga
8	20/9	SIMD Parallelization of Applications that Traverse Irregular Data Structures	René Sacramento
9	27/9	Automatic Speculative DOALL for Clusters	Paula Vieira
10	4/10	SIMD Divergence Optimization through Intra-Warp Compaction	Jorge González
11	11/10	DNA-based Molecular Architecture with Spatially Localized Components	Guilherme Gonçalves
12	18/10	Just-in-Time Value Specialization	Enzo Aro e Pablo Arroyo
13	25/10	Sandboxing Transactional Memory	Giovanna de Luca e Gabriel Bertazzi
14	1/11		
15	8/11		