

MO401/MC912 - Arquitetura de Computadores I

Primeiro Semestre de 2017

Turma A

Aulas	Atendimento	Avaliação	Referências	Notas
Avisos				
<p>10 de Fevereiro de 2017 Página da disciplina no ar. Confira critérios de avaliação e calendário. Consulte esta página frequentemente para avisos sobre o curso.</p>				
Aulas				
<p>Turma A Seg e Qua: 8-10h, sala IC 352.</p>				
Atendimento				
<p>O horário de atendimento será segunda-feira das 10h as 11h. Em caso de necessidade de atendimento em outro horário, entre em contato por email.</p> <p>Contato</p> <ul style="list-style-type: none"> · Prof. Sandro Rigo (sandro AT ic dot unicamp dot br) · OBS.: Quando enviar um e-mail favor colocar no subject [MO401], caso contrário você corre sério risco de seu email ser filtrado como spam. 				
Programa				
<p>As referências a capítulos abaixo são correspondentes ao livro texto. A referência bibliográfica completa está no primeiro item da lista do final desta página.</p> <ul style="list-style-type: none"> • Ch 1: Fundamentals of Quantitative Design and Analysis • Ap A: Instruction Set Principles • Ap B: Review of Memory Hierarchy • Ch 2: Memory Hierarchy Design • Ap C: Pipelining: Basic and Intermediate Concepts • Ch 3: Instruction-Level Parallelism and Its Exploitation • Ch 4: Data-Level Parallelism in Vector, SIMD, and GPU Architectures • Ch 5: Multiprocessors and Thread-Level Parallelism • Ch 6: The Warehouse-Scale Computer 				
Avaliação				
<p>Avaliação A disciplina terá duas provas teóricas e testes aplicados na aula seguinte ao final</p>				

de cada capítulo. O calendário prevê datas para os testes, mas essas datas são estimativas de quando cada capítulo será encerrado, podendo haver pequenas variações conforme andamento do curso. Os testes são avaliações teóricas com um ou dois exercícios. As provas têm suas datas fixas (veja datas no calendário abaixo) e tipicamente são compostas de 4 a 5 questões envolvendo os capítulos cobertos até aquela data. A média do desempenho será calculada por:

$$M = 0,4 * P1 + 0,3 * P2 + 0,3 * T$$

onde T é a média aritmética das notas obtidas nos testes. Para o cálculo de T, a menor nota dentre os testes aplicados no semestre será descartada.

Graduação (MC912)

Se $M \geq 5,0$ o aluno aprovou-se. Caso contrário, o aluno reprovou-se.

Pós-Graduação (MO401)

O mapeamento dos conceitos finais se dará da seguinte forma: $M < 5,0$ conceito D; $5,0 \leq M \leq 6,9$ conceito C; $7,0 \leq M \leq 8,4$ conceito B; $M \geq 8,5$ conceito A.

Fraudes

Qualquer tentativa de fraude nas avaliações implicará em média ZERO no semestre para todos os envolvidos.

Calendário

- **Março:**
- 06: Apresentação do Curso + Ch 1
- 08: Ch 1
- 13: Ch 1
- 15: Ap A
- 20: TESTE 1 + Ap B
- 22: Ap B
- 27: Ch 2
- 29: Ch 2
- **Abril:**
- 03: Ch 2
- 05: TESTE 2 + Ap C
- 10: Ap C
- 12: Ch 3
- 17: Ch 3
- 19: Ch 3
- 24: TESTE 3 + Ch 3
- 26: Ch 3
- **Maió:**
- **03: Prova 1**
- 08: Ch 4
- 10: Ch 4
- 15: Ch 4
- 17: TESTE 4
- 22: Ch 5

- 24: Ch 5
- 29: Ch 5
- 31: TESTE 5
- **Junho:**
- 05: Ch 6
- 07: Ch 6
- 12: Ch 6
- 14: TESTE 6
- **19: Prova 2**

Referências Principais

John L. Hennessy and David A. Patterson. "Computer Architecture: A Quantitative Approach", 2012, 5th Edition. Morgan Kauffman.

[Notas de Aula e material de apoio de MC722. Curso de graduação que é base para este curso.](#)

David A. Patterson and John L. Hennessy. Computer Organization Design, The Hardware/Software Interface. Elsevier (Morgan Kaufman). Fifth Edition (Existe uma versão em português pela editora Campus)