

MC722/MC732 – Projeto de Sistemas Computacionais – Turmas A  
Professor: Ricardo Pannain  
E-mail: pannain@ic.unicamp.br  
Site: <http://www.ic.unicamp.br/~pannain/MC722>

### Primeiro Semestre de 2017

#### Atendimento

O horário de atendimento será prestado sempre antes ou depois das aulas ou ainda com agendamento prévio, pelo professor.

#### Programa da Disciplina

• Abstrações e Tecnologias Computacionais • Instruções em Linguagem de Máquina • Aritmética para Computadores • O Processador • Sistema Hierárquico de Memória • Sistemas de Armazenamento e de E/S • Multicores, Multiprocessadores e Clusters.

#### Avaliação

- Serão aplicadas 3 provas teóricas P<sub>1</sub>, P<sub>2</sub> e P<sub>3</sub>. A média será calculada da seguinte forma:

$$M_P = 0,3P_1 + 0,4P_2 + 0,3P_3$$

- Caso o aluno tenha média  $2,5 \leq M < 5,0$  e no mínimo 75% de presença em aula, ele poderá fazer um exame final (seja E a nota do exame).
- A nota final, F, será calculada como:

$$F = \min(5, 0; (0,5 M_P + 0,5E)), \text{ caso } 2,5 \leq M < 5,0, \text{ tenha no mínimo 75\% de presença em aula e o aluno tenha realizado o exame;}$$
$$F = M, \text{ caso contrário.}$$

- O aluno estará aprovado caso sua nota final F seja maior ou igual a 5,0, e estará reprovado caso contrário.

#### Datas das Provas

- Primeira prova: 06/abr/2017
- Segunda prova: 18/mai/2017
- Terceira prova: 20/jun/2017
- Exame: 11/jul/2017

#### Observações

- Qualquer tentativa de fraude (cola, plágio) nas provas implicará em nota final F = 0 (zero) para todos os envolvidos, sem prejuízo de outras sanções.

#### Referências

O professor seguirá, basicamente, as duas primeiras referências, entretanto, as demais referências cobrem o que será visto em aula:

1. PATTERSON, David A. e HENNESSY, John L. **Computer Organization and Design – The Hardware and Software Interface**. Estados Unidos, Ed. Morgan Kaufman – 4<sup>a</sup> edição, 2011.
2. PATTERSON, David A. e HENNESSY, John L. **Computer Organization and Design – The Hardware and Software Interface**. Estados Unidos, Ed. Morgan Kaufman – 2<sup>a</sup> edição, 2000.

3. PATTERSON, David A.; HENNESSY, John L.; GOLDBERG, David. **Computer Architecture – A Quantitative Approach**. Estados Unidos, Ed. Morgan Kaufman, 5<sup>a</sup> edição, 2014.
4. HAYES, J. P. **Computer Architecture and Organization**. Estados Unidos, Ed. McGraw Hill, 1988.
5. HAMACHER, V. C.; VRANESIC, Z.; ZAKY, S.. **Computer Organization**, Estados Unidos, Ed. McGraw Hill, 2001.
6. HWANG, Kai BRIGGS, Faye A. – **Computer Architecture and Parallel Processing**. 1<sup>a</sup> edição, Estados Unidos, Ed. McGraw Hill.