

Conjunto de instruções sugeridos

Etapa 2

A seguir segue o conjunto de instruções da arquitetura x86 sugerido para desenvolvimento da Etapa 2.

1 Operações de jump

- jmp
- jnz
- jz
- jge
- jgt
- jle
- jlt
- jb
- jbe
- ja
- jae

2 Operações lógico-aritméticas

- and
- sar
- div
- shl
- sub
- or

- add
- shr
- mul
- xor

3 Outros

- cmp
- cdq ¹
- call
- mov

¹ Necessário para realizar a divisão