

N	RA	Nome	Trabalho
1	100584	Daniel Guimarães do Lago	Dark silicon
2			
3	098329	Elisa de Cássia Silva Rodrigues	GPU sob o ponto de vista de arquiteturas paralelas. Organização interna e utilização em Sistemas de Paralelismo Massivo (MPP)
4			
5	087894	Gustavo Mitsuyuki Waku	Descrição do padrão MPI (Message Passing Interface)
6	098334	Gustavo Prado Alkmim	Capítulo 2: Programação paralela
7			
8	098336	Leonardo Garcia Tampelini	Características de sistemas top 10 nos rankings Top500 e Green500.
9	134068	Lucas Hideto Mariano Watanabe	Implementação de sincronismo com o uso de memórias transacionais
10	820650	Marcos da Costa Barros	Descrição do padrão MPI (Message Passing Interface)
11	134075	Rafael de Oliveira Werneck	Descrição do padrão MPI (Message Passing Interface)
12	100609	Rafael Lopes Gomes	Virtualização e computação paralela
13	142981	Rafael Peria de Sene	Implementação de sincronismo com o uso de memórias transacionais
14	134077	Rodolfo Guilherme Wottrich	Dark silicon
15	007198	Thales de Társis Cezare	Cluster Beowlf
16	064812	Tiago Pedroso da Cruz de Andrade	Conceitos e aplicações de Map Reduce
17	115168	Walisson Ferreira Pereira	Implementação de sincronismo com o uso de memórias transacionais
1	090923	Diego Pereira Domingos	GPU sob o ponto de vista de arquiteturas paralelas. Organização interna e utilização em Sistemas de Paralelismo Massivo (MPP)
2			
3	093887	Ivan Sichmann Freitas	Capítulo 2: Programação paralela
4	074140	Kaio Cesar Nascimento Peixoto	
5	107822	Luís Felipe Souza de Mattos	Capítulo 2: Programação paralela